

Studio 5000 Logix Designer:

Nivel 4

Programación con diagramas de bloques de funciones, texto estructurado & SFC

Número de Curso:
CCP-152 / CCP-154

LISTEN. THINK. SOLVE.®

Este curso ofrece a los estudiantes los conocimientos para comprender los diagramas de bloques de funciones, texto estructurado & SFC. También le proporcionará los recursos necesarios y la práctica para programar de manera eficiente un controlador Logix 5000, usando diagramas de bloques de función, texto estructurado & SFC.

Tendrá la oportunidad de usar la aplicación Studio 5000 Logix Designer y realizar tareas de software para satisfacer las necesidades específicas de una determinada función, aprenderá a seleccionar instrucciones y expresiones, construyendo e introduciendo estos elementos en una rutina.

Rockwell Software



Actividades

Día 1

- Creación de un diagrama de bloques de funciones.
- Programación de instrucciones lógicas.
- Programación de instrucciones de temporización y conteo.
- Programación de instrucciones analógicas.
- Programación de instrucciones de manejo de dispositivos de 2 y 3 estados.
- Selección de los modos de temporización.

Día 2

- Programación de la instrucción Totalizador.
- Programación y monitoreo de la instrucción RMPS (Ramp/Soak).
- Control de flujo de programa.
- Programación de un lazo PID usando diagramas de bloques de funciones.
- Sintonización de un lazo PID usando ActiveX Controls.

- Desarrollando una Instrucción Add-On en diagrama de bloques de funciones.

Día 3

- Programando asignaciones, expresiones e instrucciones con Texto Estructurado en un proyecto studio 5000 Logix Designer.
- Programando Construcciones y comentarios en Texto Estructurado en un proyecto studio 5000 Logix Designer.
- Diseñando una carta de función secuencial.

Día 4

- Programando cartas de función secuencial en un proyecto studio 5000 Logix Designer.
- Prueba de una carta de función secuencial en un studio 5000 Logix Designer.
- Modos de almacenamiento y restablecimiento en una carta de función secuencial.
- Modos de restablecimiento y pausa en una carta de función secuencial.